

⑫ 公開特許公報(A) 昭62-120041

⑬ Int. Cl.<sup>4</sup>

識別記号

庁内整理番号

⑭ 公開 昭和62年(1987)6月1日

H 01 L 21/76  
21/302

S-7131-5F  
A-8223-5F

審査請求 未請求 発明の数 1 (全4頁)

⑮ 発明の名称 半導体装置の製造方法

⑯ 特 願 昭60-260258

⑰ 出 願 昭60(1985)11月20日

⑱ 発 明 者 池 増 慎 一 郎 川崎市中原区上小田中1015番地 富士通株式会社内

⑲ 出 願 人 富士通株式会社 川崎市中原区上小田中1015番地

⑳ 代 理 人 弁理士 井 柝 貞一

明 細 書

る半導体装置の製造方法に関するものである。

1. 発明の名称

半導体装置の製造方法

2. 特許請求の範囲

半導体基板を一定の高圧状態に保持しながら不純物拡散用のソースガスを含むエッチング用ガスを引いて異方性エッチングを行なうことにより、U溝の形成と同時に溝の全表面に不純物領域を形成することを特徴とする半導体装置の製造方法。

3. 発明の詳細な説明

(概要)

半導体装置の製造方法であって、エッチング用のガスに不純物拡散用のソースガスを混入することにより、溝の側壁を含む全表面に不純物を拡散しながらU溝の形成を可能とする。

(産業上の利用分野)

本発明は半導体装置の製造方法に関するものであり、特にドライエッチングによりU溝を形成す

る従来の技術。

従来、素子分離技術の一つとしてU溝素子分離法があるが、その前提としてシリコン基板にU溝を形成する必要がある。図3図は従来のU溝を形成する方法を説明する図であり、1はシリコン基板、2は基板をエッチングする際にマスクとして使用する絶縁膜である。図において、C、F、+O<sub>2</sub>ガスはエッチング用のガスであり、プラズマによって生成する活性化ラジカルFによってシリコン基板1はエッチングされる。このときエッチングを異方性となればU溝が形成される。

(発明が解決しようとする問題点)

ところで素子間分離を完成させるためにはシリコン基板1の表面が反転してリーク電流が発生しないように、U溝の裏面全周に不純物領域を形成する必要がある。従来、一般に不純物領域の形成はイオン打ち込み力によって行われている。しか

しイオン打ち込み法ではU溝の底面に不純物を打ち込むことができて、側面に打ち込むことは難しい。従ってこのため側面に不純物領域が形成できないので、リーク電流の発生を防止することができないという問題点がある。

本発明はかかる従来例の問題点を鑑みて創作されたものであり、U溝を形成するとともに、側壁を含めたU溝の全表面に不純物領域を形成することを可能とする半導体装置の製造方法の提供を目的とする。

#### (問題点を解決するための手段)

本発明は半導体基板を一定の高電圧状態に保持しながら不純物拡散用のソースガスを含むエッチング用ガスを用いて異方性エッチングを行なうことにより、U溝の形成と同時にU溝の全表面に不純物領域を形成することを特徴とする。

#### (作用)

エッチング用ガスによりエッチングされて基板

にはU溝が形成される。同時に不純物拡散用のガスがU溝表面に付着して基板内に拡散することにより、U溝表面全体に不純物領域の形成が可能となる。

#### (実施例)

次に図を参照しながら本発明の実施例について説明する。第1図は本発明の実施例に係る半導体装置の製造方法を説明する図であり、3はチャンバー、4は電極、5はU溝を形成する対向となるウェハ、6は高周波電極である。また7はエッチング用のCF<sub>4</sub>+O<sub>2</sub>ガス、8は不純物拡散用のBF<sub>3</sub>ガスであり、9はウェハ5を1000度で前後に加熱するヒーターである。

また第2図(a)、(b)はこの製造方法によってウェハ5の半導体基板1にU溝が形成される様子を示す断面図である。

これら第1図、第2図を参照しながら実施例の作用について説明する。チャンバー内に導入されたCF<sub>4</sub>+O<sub>2</sub>ガス7とBF<sub>3</sub>ガス8は高周波電

極6によってプラズマ状態となり、さらに電極4の間の印加電圧によってウェハ5に照射される。

これにより解離したボロンイオンはまずシリコン基板1の表面に付着する。次にシリコン基板1がヒーター9によって加熱されて高温状態にあるから、付着したボロンイオンは基板内部に拡散してP型領域を形成する(第2図(a))。

一方CF<sub>4</sub>+O<sub>2</sub>ガスの解離によって生成した活性化ラジカルFはシリコン基板1を異方性エッチングしてU溝を形成する。

このボロンイオンの付着・拡散と活性化ラジカルFによるシリコン基板1のエッチングは同時的に行われる。(第2図(b))。すなわちU溝の底面にはボロンイオンが付着・拡散してP型領域を形成し、同時にエッチングされる。このときシリコン基板1の表面の不純物濃度はボロンイオンの供給により常に高濃度に保たれるから、エッチング速度の増大を抑制することができる。一方、U溝の側壁は活性化ラジカルFによってほとんど

エッチングされないから(異方性エッチング)、その部分に付着したボロンイオンは基板1の内部に拡散してP型領域を形成する。このようにしてU溝の側壁にP型領域を形成することができる。

以上説明したように、実施例によればU溝の底面のみならず側壁にもP型領域を形成することができるので、本実施例を基に間分離用のU溝形成に用いればリーク電流の発生しない高性能の素子間分離が可能となる。また本発明をメモリ等に応用される装置の形成に適用することにより、小面積で所定の容量率を有する装置の形成が可能となる。

また実施例によればU溝形成と不純物領域の形成は同時的になされるので、半導体装置の製造歩留の向上を図ることが可能となる。

なお実施例ではP型領域の形成について説明したが、不純物拡散用のソースガスの種類を変えることにより、N型領域の形成も可能となる。また実施例ではシリコン基板1を高温に保つことに

よってU溝の側壁に不純物領域を形成したが、単にエッチングの高速化を図る目的に限る場合には、不純物が拡散しない程度にシリコン基板1の温度を下げればよい。

#### (発明の効果)

以上説明したように、本発明によれば半導体基板を一定の高温に保持し、かつ不純物拡散用のソースガスを含むエッチングガスを用いて異方性エッチングするので、U溝を形成しながら同時に側壁を含めてU溝の表面全域に不純物領域の形成が可能となる。従って半導体装置の製造効率大なる向上を図ることができる。

#### 4. 図面の簡単な説明

第1図、第2図は本発明の実施例に係る半導体装置の製造方法を説明する図であり、第3図は従来例の半導体装置の製造方法を説明する図である。

1…シリコン基板(半導体基板)

2…絶縁膜

3…チャンバー

4…電極

5…ウェハー

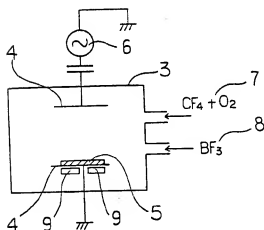
6…高周波電源

7… $CF_4 + O_2$ ガス(エッチング用のガス)

8… $BF_3$ ガス(不純物拡散ソース用のガス)

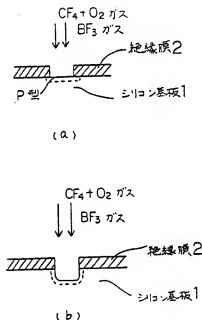
9…ヒーター

代理人 弁護士 井桁 貞一



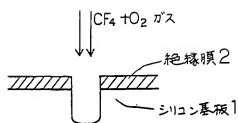
本発明の実施例図

第 1 図



本発明の実施例図

第 2 図



従来例の製造方法の説明図

第 3 図